# This Page Is Inserted by IFW Operations and is not a part of the Official Record

# **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

# IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

PAT-NO:

JP404337637A

DOCUMENT-IDENTIFIER:

JP 04337637 A

TITLE:

PROCESSING METHOD OF FILM-FORMING SUBSTRATE

PUBN-DATE:

November 25, 1992

INVENTOR-INFORMATION: ICHIMURA, TERUHIKO MATSUMOTO, TOMOTAKA INOUE, ATSUSHI

ASSIGNEE-INFORMATION:

NAME FUJITSU LTD COUNTRY N/A

APPL-NO:

JP03109504

APPL-DATE:

May 15, 1991

INT-CL (IPC): H01L021/304, H01L021/304, H01L021/304, H01L029/784

, H01L027/12

#### ABSTRACT:

PURPOSE: To improve a product quality and yield by preventing any stain such as water mark from remaining in the processing method of a film-forming substrate and especially at the time of etching, washing and drying treatments in the manufacturing process of a thin-film transistor matrix substrate, etc., to be used in an active matrix-type liquid crystal display.

CONSTITUTION: In a wet processing method where a plurality of films 2 are formed on a substrate 1 and at least wet etching, washing and air-knife drying are conducted, the processing method of the film-forming substrate is constituted so that the substrate is carried immediately to an air-knife region 3 after the end of washing in a state where the surface of a film 2 in the highest layer of the substrate 1 is wet. Also, the substrate 1 is carried in the air-knife region 3 while inclining so that the effect of the title method is heightened.

COPYRIGHT: (C) 1992, JPO&Japio

(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

## 特開平4-337637

(43)公開日 平成4年(1992)11月25日

| (51) Int.Cl. <sup>5</sup> | 識別記号        | 庁内整理番号  | FΙ       | 技術表示箇所                |
|---------------------------|-------------|---------|----------|-----------------------|
| H01L 21/304               | 361 H       | 8831-4M |          |                       |
|                           | 341 N       | 8831-4M |          |                       |
|                           | 351 C       | 8831-4M |          |                       |
| 29/78                     | <u>l</u>    |         |          |                       |
|                           |             | 9056-4M | H01L     | 29/78 3 1 1 F         |
|                           |             |         | 審査請求 未請求 | ・請求項の数3(全 5 頁) 最終頁に続く |
| (21)出願番号                  | 特願平3-109504 |         | (71)出願人  | 000005223             |
|                           |             |         |          | 富士通株式会社               |
| (22) 出願日                  | 平成3年(1991)5 | 月15日    |          | 神奈川県川崎市中原区上小田中1015番地  |
|                           |             |         | (72)発明者  | 市村 照彦                 |
|                           |             |         |          | 神奈川県川崎市中原区上小田中1015番地  |
|                           |             |         |          | 富士通株式会社内              |
|                           |             |         | (72)発明者  | 松本 友孝                 |
|                           |             |         |          | 神奈川県川崎市中原区上小田中1015番地  |
|                           |             |         |          | 富士通株式会社内              |
|                           |             |         | (72)発明者  | 井上 淳                  |
|                           |             |         |          | 神奈川県川崎市中原区上小田中1015番地  |
|                           |             |         |          | 富士通株式会社内              |
|                           |             |         | ı        | 弁理士 井桁 貞一             |

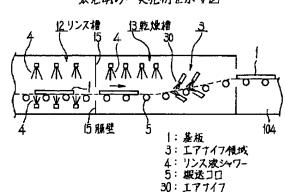
#### (54) 【発明の名称】 膜形成基板の処理方法

#### (57)【要約】

【目的】 本発明は膜形成基板の処理方法に関し、とくに、アクティブマトリクス型液晶表示装置に用いられる 薄膜トランジスタマトリクス基板などの製造工程でのエッチング、洗浄、乾燥処理の際に、ウォータマークなど の汚染が残ることを防止して製品品質と歩留りを向上させることを目的とする。

【構成】 基板1上に複数の膜2が形成され、少なくともウエットエッチング、洗浄、エアナイフ乾燥が行われるウエット処理方法において、洗浄終了のあと前記基板1の最上層の膜2の表面が濡れた状態で直ちにエアナイフ領域3に搬送されるように膜形成基板の処理方法を構成する。また、前記エアナイフ領域3で前記基板1が傾斜搬送されるようにして効果を高める。

#### 本発明の一実施例を示す図



1

#### 【特許請求の範囲】

【請求項1】 基板(1)上に複数の膜(2)が形成さ れ、少なくともウエットエッチング、洗浄、エアナイフ 乾燥が行われるウエット処理方法において、洗浄終了の あと、前記基板(1)の最上層の膜(2)表面が濡れた 状態で直ちにエアナイフ領域 (3) に搬送されることを 特徴とした膜形成基板の処理方法。

【請求項2】 前記エアナイフ領域(3)で前記基板 (1) が傾斜搬送されることを特徴とした請求項1記載 の膜形成基板の処理方法。

【請求項3】 前記基板(1)の少なくとも一端辺(1 0)まで最上層の膜(2)を形成し、前記一端辺(1 0) が下端になるように傾斜させることを特徴とした請 求項2記載の膜形成基板の処理方法。

#### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は膜形成基板の処理方法に 関する。詳しくは、アクティブマトリクス型液晶表示装 置に用いられる薄膜トランジスタマトリクス基板などの 製造工程でのエッチング,洗浄,乾燥処理の際に、ウォ 20 ータマークなどの汚染が残って基板欠陥を生じることが ないようにする膜形成基板の処理方法の改良に関する。 [0002]

【従来の技術】近年、半導体デバイスの製造やディスプ レイ装置の製造などの分野で高精細、かつ、複雑なパタ ーン形成が要求され、それにともなってホトリソグラフ ィ技術もますます高度化すると共に洗浄、乾燥処理など 後処理がますます重要になってきている。

【0003】図4は従来の処理方法の例を示す図で、同 図(イ)は処理装置の全体構成例、同図(ロ)は洗浄・ 乾燥の具体的構成例である。同図(イ)において基板 1, たとえば、膜形成した大型のガラス基板はローダ1 00からアンローダ104まで自動的に搬送されるよう になっており、エッチング槽101でウエットエッチン グされた基板はそのまゝリンス (洗浄) 槽102に搬送 されてリンス洗浄され、さらに、引き続いて乾燥槽10 3で乾燥、たとえば、高圧空気を吹き付けるエアナイフ 乾燥を受けたのちアンローダ104において、図示して ないカセットに収容される。

【0004】同図(ロ)にリンス洗浄からエアナイフ乾 40 わゆる、ウォータマーク4"が生じてしまう。 燥までの具体的な構成例を示した。基板1は水平に配置 された、たとえば、搬送コロ5の上を左から右側に搬送 される。リンス槽102では、たとえば、純水を噴出す るリンス液シャワー4を上下から吹き付けて、たとえ ば、図示してないエッチング槽でのエッチング処理で表 面に付着したエッチング液を洗い流す。

【0005】基板1はリンス槽102を通過すると、連 続して配置された乾燥槽103に搬送され、たとえば、 上下に配置された高圧空気が噴出されるエアナイフ3 0 によって乾燥され、アンローダ 1 0 4 に搬送され 50 導体層 2 2 上に形成されると、表面汚染の原因となり製

て、たとえば、カセットに収容される。

【0006】図5は従来の基板ウエット処理の例を示す 図で、たとえば、アクティブマトリクス型液晶表示装置 に用いる薄膜トランジスタマトリクス基板の製造工程の 中間処理の状況を模式的に図示したものである。

【0007】図では1つのトランジスタ素子部分につい て示してあるが、実際には多数の素子がマトリクス状に 配列して形成され、ゲート部分が下部に形成されてい る、いわゆる、ポトムゲートトランジスタタイプの場合 10 の例である。

【0008】先ず、大型のガラス板からなる基板1の上 に、たとえば、Tiからなるゲート2aを形成し、その上 に SiN /SiO などからなるゲート絶縁膜2b、さら に、たとえばアモルファスSI膜からなる動作半導体層 2c、チャネル保護部となる SiN 膜などからなる絶縁 層2 dを積層形成する。この際、大型の基板1の4辺は 基板ホルダ11'で保持されている〔同図(1)〕。

【0009】次に、基板ホルダ11'を外し、絶縁層2 d上にゲート2aの位置と一致させてエッチングマスク となるレジストパターン20を形成する〔同図 (2))。次いで、レジストパターン20をマスクとし てHFとNH4Fの混酸中で絶縁層2dのウエットエッチング を行ってチャネル保護部を形成する〔同図(3)〕。

【0010】次いで、前記エッチシグ液をリンス液シャ ワー4', たとえば、純水で洗浄する〔同図(4)〕。 そして、リンス洗浄された基板1を、たとえば、高圧空 気を噴出するエアナイフによって乾燥したあと〔同図 (5)、ただし、レジストマスクパターン20などは図 示を省略してある〕、次工程、たとえば、ソース・ドレ 30 イン電極のリフトオフ工程に進めている。

#### [0011]

【発明が解決しようとする課題】しかし、上記従来の膜 形成基板の処理方法では、図4(ロ)に示したごとくエ ッチング槽102のリンス液シャワー4と乾燥槽103 のエアナイフ30'との間にはある移動距離があり、し かも、絶縁層2dのウエットエッチングによって露出し た動作半導体層 2 c は溌水性があってリンス液である純 水が部分的にはじかれる。すなわち、水玉が生じてしま うので、図5(5)に図示したように乾燥のあとに、い

【0012】また、基板1は膜形成時に4辺を基板ホル ダ11.で保持しており、したがって、基板周辺は全て 細い露出ガラス面10'で囲まれている。通常、ガラス 面はよく水に濡れるので、図5(4)に図示したごとく リンス液4', すなわち、純水はそこに溜まり易く、そ の結果, 水玉となった動作半導体槽2c上の純水は露出 ガラス面上に濡れて付着した水に堰き止められ、さら に、ウォータマーク4"の形成が増進される。

【0013】 このように、ウォータマーク4" が動作半

品品質の劣化を来すといった重大な問題があり、その解 決が求められている。

#### [0014]

【課題を解決するための手段】上記の課題は、基板1上 に複数の膜2が形成され、少なくともウエットエッチン グ、洗浄、エアナイフ乾燥が行われるウエット処理方法 において、洗浄終了のあと前記基板1の最上層の膜2表 面が濡れた状態で直ちにエアナイフ領域3に搬送される ようにした膜形成基板の処理方法によって解決すること ができる。さらに、前記エアナイフ領域3で前記基板1 10 が傾斜搬送されるようにしたり、前記基板1の少なくと も一端辺10まで最上層の膜2を形成し、前記一端辺10が 下端になるようにして傾斜搬送させることによって、よ り効果を高めることができる。

#### [0015]

【作用】本発明によれば、リンス洗浄からエアナイフ乾 燥の間、基板1の最上層の膜2の表面をリンス液, たと えば、純水で膜状に覆うことができ、乾燥前に表面に水 玉を生じる余地がなくなり、かつ、エアナイフ領域3で は基板1は傾斜しているので膜状の水が極めて急速に除 20 去されるので、ウォータマーク4"の発生が抑止される のである。

#### [0016]

【実施例】図1は本発明の一実施例を示す図である。図 中、12はリンス槽、13は乾燥槽、3はエアナイフ領 域、30はエアナイフである。なお、前記の諸図面で説 明したものと同等の部分については同一符号を付し、か つ、同等部分についての説明は省略する。

【0017】リンス槽12のリンス液シャワー4は、リ ンス槽12と乾燥槽13の間の隔壁15に近接した位置 30 まで配設し、乾燥槽13のリンス槽側、すなわち、左側 の領域の、少なくとも、上方にリンス液シャワー4を配 設する。

【0018】この乾燥槽13のリンス液シャワー4はエ アナイフ30が設けられたエアナイフ領域3に密接する ところまで配置しておく。これによって基板1の最上層 の膜2, すなわち、動作半導体層2 c に水玉が生じるい とまがないうちに、高圧空気を噴出するエアナイフ30 によって乾燥されてしまう。

【0019】さらに、エアナイフ領域3の搬送コロ5の 40 配列を傾斜, たとえば、10~20°傾斜させておくことに よって、基板1もその領域で傾斜搬送されるので表面の 膜状の水はより一層急速な除去が行われる効果がある。

【0020】図2は本発明の他の実施例を示す図であ る。本実施例では、乾燥槽13にリンス液4'を満たし たディップ槽40~を配置してある点が上記一実施例の 場合と異なるが、エアナイフ領域3に搬送されるまでは 基板1の最上層の膜2, すなわち、動作半導体層2cに は膜状の水が覆い水玉が生じるいとまがないようにされ **ていることでは同様であり、したがって,ウォータマー 50 1は基板、** 

クが発生しないという効果が全く同様に得られることは 言うまでもない。

【0021】図3は本発明の基板構成の実施例を示す図 で、前記図5に示したものと同様にアクティブマトリク ス型液晶表示装置に用いる薄膜トランジスタマトリクス 基板の製造工程の中間処理の状況を模式的に図示したも のである。

【0022】図では1つのトランジスタ素子部分につい て示してあるが、実際には多数の素子がマトリクス状に 配列して形成され、ゲート部分が下部に形成されてい る、いわゆる、ボトムゲートトランジスタタイプの場合 の例である。

【0023】図中、10は基板1の一端辺、11は基板 ホルダである。なお、前記の諸図面で説明したものと同 等の部分については同一符号を付し、かつ、同等部分に ついての説明は省略する。

【0024】本実施例では基板1上に膜形成を行う間、 基板1を保持するために基板1の少なくとも一端辺10 を残した基板ホルダ11を用いる点が従来の場合と異な っている。

【0025】したがって、この一端辺10のエッジ部ま で最上層の膜2, すなわち、この場合アモルファスS1 からなる動作半導体層2cによって覆われる〔同図 (1)]。その結果、この一端辺10が下端になるように基 板1を傾斜させてリンス洗浄を行へば、リンス液4', すなわち、純水が濡れて堰き止められる露出ガラス面1 0'がないので一様に流れ落ち〔同図(2)〕、ウォー タマーク形成による汚染が生じない (同図 (3))。

【0026】なお、上記の実施例は例を示したものであ り、本発明の趣旨に反しない限り、その他のデバイス用 の基板に適用してもよく、また、使用する素材や装置構 成なども適宜他のもの、あるいは、それらの組み合わせ 用いてもよいことは言うまでもない。

#### [0027]

【発明の効果】以上説明したように、本発明によればり ンス洗浄からエアナイフ乾燥の間、基板1の最上層の膜 2の表面をリンス液、たとえば、純水で膜状に覆うこと ができ、乾燥前に表面に水玉を生じる余地がなくなり、 かつ、エアナイフ領域3では基板1は傾斜しているので 膜状の水が極めて急速に除去されるので、ウォータマー ク4"の発生が抑止され、製品の品質及び歩留りの向上 に寄与するところが極めて大きい。

#### 【図面の簡単な説明】

- 【図1】本発明の一実施例を示す図である。
- 【図2】本発明の他の実施例を示す図である。
- 【図3】本発明の基板構成の実施例を示す図である。
- 【図4】従来の処理方法の例を示す図である。
- 【図5】従来の基板ウエット処理の例を示す図である。 【符号の説明】

- 2 (2a, 2b, 2c, 2d) は膜、
- 3はエアナイフ領域、
- 4はリンス液シャワー、4'はリンス液、
- 5は搬送コロ、
- 10は基板の一端面、

【図1】

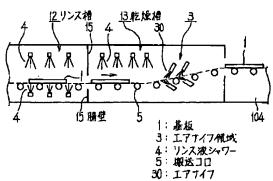
11は基板ホルダ、

- 12はリンス槽、
- 13は乾燥槽、
- 30はエアナイフ、
- 40'はディップ槽、

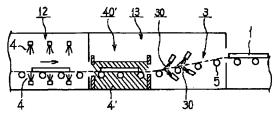
【図2】

6

### 本形明の一実施例を示す図



# 本発明の他の実施例を示す図



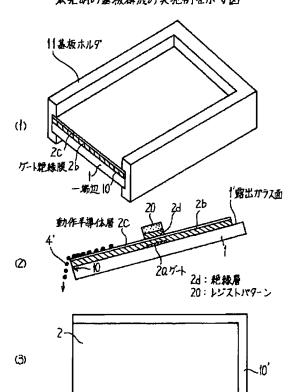
4': リンス液 40': ディッア増

【図4】

従来の処理方法の例を示す図

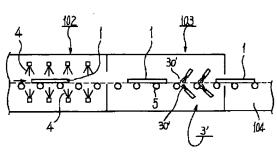
#### 【図3】

## 本発明の基板構成の実施例を示す図



# エナンク槽リンス槍

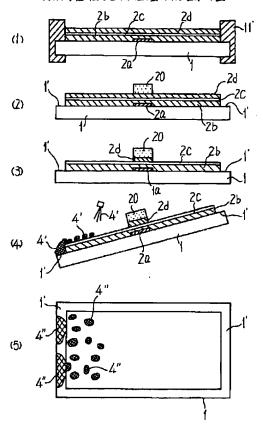
### (イ) 処理装置の安全構成例



(D) 洗淨·乾燥の具体的構成例

【図5】

従来の基板ウェット処理の例を示す図



フロントページの続き

(51) Int. Cl. <sup>5</sup>
// H 0 1 L 27/12

識別記号庁内整理番号A8728-4M

FΙ

技術表示箇所